

Tytuł Elektronika cyfrowa	Kod 1011104271010530369
Kierunek Logistyka - studia niestacjonarne I stopnia	Rok / Semestr 4 / 7
Specjalność -	Przedmiot obieralny
Godziny Wykłady: 15 Ćwiczenia: - Laboratoria: - Projekty / seminaaria: -	Liczba punktów 5
Język prowadzenia przedmiotu polski	

Prowadzący:

Pracownia Układów Elektronicznych i Przetwarzania Sygnałów
ul. Piotrowo 3a,
60-965 Poznań
tel. +48 61 6652841,
fax. +48 61 6652840

Wydział:

Wydział Inżynierii Zarządzania
ul. Strzelecka 11
60-965 Poznań
tel. (61) 665-33-74, fax.
e-mail: office_fem@put.poznan.pl

Miejsce przedmiotu w programie studiów:

przedmiot obieralny

Założenia i cele przedmiotu:

zapoznanie studentów z podstawami elektroniki cyfrowej

Treści programowe przedmiotu (opis przedmiotu):

Cyfrowe układy scalone: klasyfikacja, technologie TTL, ECL, CMOS, PCMO5. Technologie projektowania, wdrażania i montażu. Funkcje logiczne. Minimalizacja funkcji logicznych. Implementacja funkcji logicznych. Układy kombinacyjne. Sumatory równoległe i szeregowy, konwertery kodu, układy BCD, ALU. Dekodery i kodery. Układy sekwencyjne : przerzutniki; Przerzutniki RS, JK, master-slave, przerzutnik monostabilny.
Liczniki i rejestry: Licznik asynchroniczny, licznik synchroniczny, rejestry szeregowy i równoległy, rejestry przesuwające , szyny. Pamięci:
Klasyfikacja, charakterystyka, aplikacje

Przedmioty wprowadzające i wymagane wiadomości wstępne:

-

Forma zajęć i metody dydaktyczne:

wykład + projekty

Forma i warunki zaliczenia przedmiotu – wymagania i system oceniania:

test

Bibliografia podstawowa:

1. Barski M., Jędruch W Układy cyfrowe i mikroprocesory Gdańsk 1985
2. Johnson E., Karim M.A. Digital design:A pragmatic Approach Boston 1987
3. www.elektronika.org.pl (zalecane przeglądanie na bieżąco)
4. Hajder M. et al. Informatyka. WWSliZ, Rzeszów 2002 (Rozdz.4)

Bibliografia uzupełniająca: